

TP 5GE

me = me Mat

Grille de rotation 5GE1 et 5GE2

2018-2019

pierre-jean.viverge@insa-lyon.fr

semaine	39	39	40	41	41	41	42	42	42	43	43	43	45	46	47	47	47	48	48	48	49	50	51	51	2	3	4
	lun	je	jeu	lun	me	jeu	lun	me	jeu	lun	me	jeu	jeu	jeu	lun	me	jeu	lun	me	jeu	jeu	jeu	lun	jeu	jeu	jeu	jeu
	14h	8h	8h	8h	8h	14h	8h	8h	14h	8h	8h	8h	8h	14h	8h	8h	8h	8h									
A01	A2	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	T1	N5	N6	I1	I2	M3	M4	A1	E1	E2	F1	F2	
A02	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	N5	T1	N6	I1	I2	M3	M4	A1	A2	E1	E2	F1	F2	
A03	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	N5	N6	T1	I1	I2	M3	M4	A1	A2	M1	E1	E2	F1	F2	
A04	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	N5	N6	I1	T1	I2	M3	M4	A1	A2	M1	M2	E1	E2	F1	F2	
A05	K3	K4	K1	M2	M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	T1	M3	M4	A1	E1	E2	F1	F2	A2	M1		K2	K5
A06	K4	K1	M1	M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	T1	M4	A1	A2	E1	E2	F1	F2		M2	K2	K3	K5
A07	K1		M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	T1	A1	A2	M1	E1	E2	F1	F2	M2	K2	K3	K4	K5
A08		M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	T1	A2	M1	M2	E1	E2	F1	F2	K2	K3	K4	K1	K5
A09	M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	E1	E2	T1		F1	F2	A2	M1	M2	K2	K3	K4	K1	K5	A1
A10	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	E1	E2	T1		F1	F2	M1	M2	K2	K3	K4	K1	K5	M5	A2
A11	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	A2	E1	E2	T1	M1	F1	F2	M2	K2	K3	K4	K1	K5	M5	M6	
A12	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	A2	M1	E1	E2	T1	M2	F1	F2	K2	K3	K4	K1	K5	M5	M6	N1	
A13	N3	N4	N5	N6	I1	I2	M3	M4	E1	E2	F1	F2	A1	A2	M1	T1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	
A14	N4	N5	N6	I1	I2	M3	M4	A1	E1	E2	F1	F2	A2	M1	M2	T1	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	
A15	N5	N6	I1	I2	M3	M4	A1	A2	E1	E2	F1	F2	M1	M2	K2	T1	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	
A16	N6	I1	I2	M3	M4	A1	A2	M1	E1	E2	F1	F2	M2	K2	K3	T1	K4	K1	K5	M5	M6	N1	N2	N3	N4	N5	
A17	I1	I2	M3	M4	E1	E2	F1	F2	A1	A2	M1	M2	K2	K3	K4	T1	K1	K5	M5	M6	N1	N2	N3	N4	N5	N6	
A18	I2	M3	M4	A1	E1	E2	F1	F2	A2	M1	M2	K2	K3	K4	K1	T1	K5	M5	M6	N1	N2	N3	N4	N5	N6	I1	
A19	M3	M4	A1	A2	E1	E2	F1	F2	M1	M2	K2	K3	K4	K1	K5	T1	M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	
A20	M4	A1	A2	M1	E1	E2	F1	F2	M2	K2	K3	K4	K1	K5	M5	T1	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	
A21	E1	E2	F1	F2	A1	A2	M1	M2	K2	K3	K4	K1	K5	M5	M6	T1	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	
A22	E1	E2	F1	F2	A2	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	T1	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	
A23	E1	E2	F1	F2	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	T1	N3	N4	N5	N6	I1	I2	M3	M4	A1	A2	

version 04/10/18

	Titre	Module	Salle
T1	Réseaux Telecom	TC3	département TC
E1	VHDL I	EC3	EN 1er ét.
E2	VHDL II	EC3	EN 1er ét.
F1	Etude d'une PWM (projet) I	EC3	EN 1er ét.
F2	Etude d'une PWM (projet) II	EC3	EN 1er ét.
N1	Analyse Spectrale	TPTR	EN 2ème ét. salle 1
N2	CEM I	TPTR	EN 2ème ét. salle 1
N3	CEM II	TPTR	EN 2ème ét. salle 1
N4	Vision indus. FIJI	TPTR	EN 2ème ét. salle 2
N5	Vision industrielle MIL	TPTR	EN 2ème ét. salle 2
N6	Reflectometrie	TPTR	EN 2ème ét. salle 1
I1	Plat. calcul embarquée	IF4	EN 2ème ét. salle 2
I2	Appr. & réseaux neurones	TPTR	EN 2ème ét. salle 2
A1	Commande hacheur	AU4	MAP-B.Pascal
A2	Retour d'état	AU4	MAP-B.Pascal
M1	Identific. Processus	TPTR	MAP-B.Pascal
M2	Regul. de Niveau	TPTR	MAP-B.Pascal
M3	API et Web Services 1	AU4	MAP-G.Ferrié
M4	API et Web Services 2	AU4	MAP-G.Ferrié
M5	Com. Syst. mécatronique 1	TPTR	MAP-G.Ferrié
M6	Com. Syst. mécatronique 2	TPTR	MAP-G.Ferrié
K1	Corr. Facteur Puissance	TPTR	ETEP
K2	Var. Vit. M. Asynchrone	TPTR	ETEP
K3	Var. Vit. M. Synchrone	TPTR	ETEP
K4	Var. Vit. MCC	TPTR	ETEP
K5	Evaluation TPTR ETEP	TPTR	ETEP

semaine	38	40	41	41	41	42	42	42	43	43	43	45	46	47	47	47	48	48	48	49	50	51	51	51	2	3	4
	ven	me	ma	me	ven	ma	me	ven	ma	me	ve	me	me	ma	me	ven	ma	me	ven	me	me	ma	me	ven	me	me	me
	8h	14h	8h	14h	14h	8h	14h	14h	8h	14h	14h	14h	14h	8h	14h	14h	8h	14h	14h	14h	14h	8h	14h	14h	14h	14h	14h
<b>B01</b>	A2	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	T1	N4	N5	N6	I1	I2	M3	M4	E1	E2	F1	F2		A1
<b>B02</b>	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	T1	N5	N6	I1	I2	M3	M4	A1	E1	E2	F1	F2		A2
<b>B03</b>	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	N5	T1	N6	I1	I2	M3	M4	A1	A2	E1	E2	F1	F2		M1
<b>B04</b>	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	N5	N6	T1	I1	I2	M3	M4	A1	A2	M1	E1	E2	F1	F2		M2
<b>B05</b>	K3	K4	K1		M5	M6	N1	N2	N3	N4	N5	N6	I1	T1	I2	M3	M4	E1	E2	F1	F2	A1	A2	M1	M2	K2	K5
<b>B06</b>	K4	K1	M1	M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	T1	M3	M4	A1	E1	E2	F1	F2	A2		M2	K2	K3	K5
<b>B07</b>	K1		M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	T1	M4	A1	A2	E1	E2	F1	F2	M1	M2	K2	K3	K4	K5
<b>B08</b>		M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	T1	A1	A2	M1	E1	E2	F1	F2	M2	K2	K3	K4	K1	K5
<b>B09</b>	M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	E1	T1	E2	F1	F2	A1	A2	M1	M2	K2	K3	K4	K1	K5	
<b>B10</b>	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	E1	T1	E2	F1	F2	A2	M1	M2	K2	K3	K4	K1	K5	M5	
<b>B11</b>	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	A2	E1	T1	E2	F1	F2	M1	M2	K2	K3	K4	K1	K5	M5	M6	
<b>B12</b>	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	A2	M1	E1	T1	E2	F1	F2	M2	K2	K3	K4	K1	K5	M5	M6	N1	
<b>B13</b>	N3	N4	N5	N6	I1	I2	M3	M4	E1	E2	F1	F2	A1	A2	M1	T1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	
<b>B14</b>	N4	N5	N6	I1	I2	M3	M4	A1	E1	E2	F1	F2	A2	M1	M2	T1	K2	K3	K4	K1	K5	M5	M6	N1	N2	N3	
<b>B15</b>	N5	N6	I1	I2	M3	M4	A1	A2	E1	E2	F1	F2	M1	M2	K2	T1	K3	K4	K1	K5	M5	M6	N1	N2	N3	N4	
<b>B16</b>	N6	I1	I2	M3	M4	A1	A2	M1	E1	E2	F1	F2	M2	K2	K3	T1	K4	K1	K5	M5	M6	N1	N2	N3	N4	N5	
<b>B17</b>	I1	I2	M3	M4	E1	E2	F1	F2	A1	A2	M1	M2	K2	K3	K4	T1	K1	K5	M5	M6	N1	N2	N3	N4	N5	N6	
<b>B18</b>	I2	M3	M4	A1	E1	E2	F1	F2	A2	M1	M2	K2	K3	K4	K1	T1	K5	M5	M6	N1	N2	N3	N4	N5	N6	I1	
<b>B19</b>	M3	M4	A1	A2	E1	E2	F1	F2	M1	M2	K2	K3	K4	K1	K5	T1	M5	M6	N1	N2	N3	N4	N5	N6	I1	I2	
<b>B20</b>	M4	A1	A2	M1	E1	E2	F1	F2	M2	K2	K3	K4	K1	K5	M5	T1	M6	N1	N2	N3	N4	N5	N6	I1	I2	M3	
<b>B21</b>	E1	E2	F1	F2	A1	A2	M1	M2	K2	K3	K4	K1	K5	M5	M6	T1	N1	N2	N3	N4	N5	N6	I1	I2	M3	M4	
<b>B22</b>	E1	E2	F1	F2	A2	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	T1	N2	N3	N4	N5	N6	I1	I2	M3	M4	A1	
<b>B23</b>	E1	E2	F1	F2	M1	M2	K2	K3	K4	K1	K5	M5	M6	N1	N2	T1	N3	N4	N5	N6	I1	I2	M3	M4	A1	A2	

version 04/10/18

	Titre	Module	Salle
T1	Réseaux Telecom	TC3	département TC
E1	VHDL I	EC3	EN 1er ét.
E2	VHDL II	EC3	EN 1er ét.
F1	Etude d'une PWM (projet) I	EC3	EN 1er ét.
F2	Etude d'une PWM (projet) II	EC3	EN 1er ét.
N1	Analyse Spectrale	TPTR	EN 2ème ét. salle 1
N2	CEM I	TPTR	EN 2ème ét. salle 1
N3	CEM II	TPTR	EN 2ème ét. salle 1
N4	Vision indus. FIJI	TPTR	EN 2ème ét. salle 2
N5	Vision industrielle MIL	TPTR	EN 2ème ét. salle 2
N6	Reflectometrie	TPTR	EN 2ème ét. salle 1
I1	Plat. calcul embarquée	IF4	EN 2ème ét. salle 2
I2	Appr. & réseaux neurones	TPTR	EN 2ème ét. salle 2
A1	Commande hacheur	AU4	MAP-B.Pascal
A2	Retour d'état	AU4	MAP-B.Pascal
M1	Identific. Processus	TPTR	MAP-B.Pascal
M2	Regul. de Niveau	TPTR	MAP-B.Pascal
M3	API et Web Services 1	AU4	MAP-G.Ferrié
M4	API et Web Services 2	AU4	MAP-G.Ferrié
M5	Com. Syst. mécatronique 1	TPTR	MAP-G.Ferrié
M6	Com. Syst. mécatronique 2	TPTR	MAP-G.Ferrié
K1	Corr. Facteur Puissance	TPTR	ETEP
K2	Var. Vit. M. Asynchrone	TPTR	ETEP
K3	Var. Vit. M. Synchrone	TPTR	ETEP
K4	Var. Vit. MCC	TPTR	ETEP
K5	Evaluation TPTR ETEP	TPTR	ETEP